



### 技术要求:

- 1、1)同名键合指与引线一一对应  
引线电阻 $\leq 0.25\Omega$
- 2)封口区、芯区独立
- 3)相邻引线间绝缘电阻 $\geq 1 \times 10^{10}\Omega$
- 2、未注公差为 $\pm 0.10\text{mm}$
- 3、“•”为规定的镀层测试点,共4处
- 4、金属化、陶瓷圆角尺寸不作为成品检验尺寸



上海季丰电子科技有限公司  
GIGA FORCE ELECTRONICS CO., Limited

制图	胡熠文	Title	DIP8		
核准	何桂港	POD No	POD-SHJF-41		
日期	2023. 1. 31	DIMENSIONS IN:	mm	Rev:A	